

(19) 日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開平9-223590

(43) 公開日 平成9年(1997)8月26日

(51) Int.Cl.<sup>6</sup>

識別記号 庁内整理番号

F I  
H 05B 41/29

## 技術表示箇所

中班数学：比较多少 2.1.1 (1~6) 10

(21) 出願番号 特願平8-30876  
(22) 出願日 平成8年(1996)2月19日

(71)出願人 000004260  
株式会社デンソー  
愛知県刈谷市昭和町1丁目1番地

(72)発明者 外山 耕一  
愛知県刈谷市昭和町1丁目1番地 日本電  
装株式会社内

(72)発明者 加藤 公一  
愛知県刈谷市昭和町1丁目1番地 日本電  
装株式会社内

(72)発明者 会田 健二  
愛知県刈谷市昭和町1丁目1番地 日本電  
装株式会社内

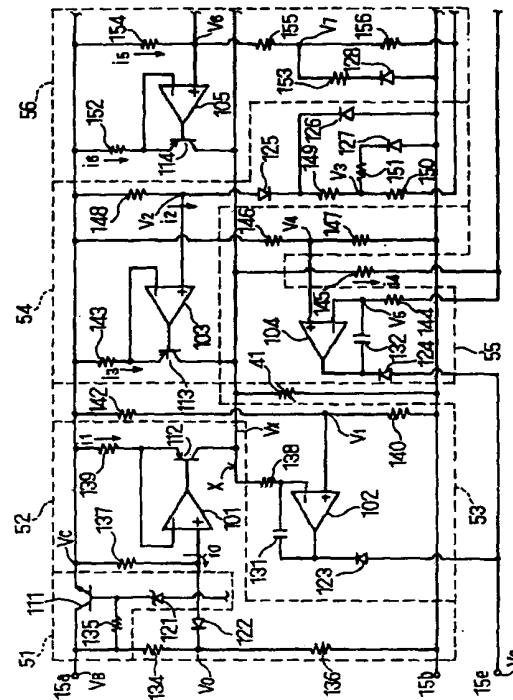
(74)代理人 弁理士 飯田 堅太郎

(54) 【発明の名称】 放電灯点灯装置

(57) [要約]

【課題】 極めて簡単な手段によって、始動時の大きな電力制御から安定時の相対的に小さな電力制御状態まで移行せしめること。

【解決手段】 第1のランプ電圧検出回路54は、放電灯2のランプ電圧の低い領域から高い領域にわたってランプ電圧が増大するにしたがって増大する信号*i<sub>1</sub>*を出力する。第2のランプ電圧検出回路56は、ランプ電圧が低い領域においてランプ電圧が増大するにしたがって増大し、ランプ電圧の高い領域においてランプ電圧によらず一定の値を維持する信号*i<sub>2</sub>*を出力する。抵抗45は、ランプ電流に応じた信号*i<sub>3</sub>*を出力する。時定数回路は、時間が経過するにしたがい増加割合が減少する信号を出力する。誤差增幅回路53は、各信号*i<sub>1</sub>*、*i<sub>2</sub>*、*i<sub>3</sub>*などの加算値*V<sub>1</sub>*に基づいて、放電灯2に供給すべき電力を制御する。



Applicants: Akio Ishizuka and Shigenisa Kawatsuru  
Title: High Pressure Discharge Lamp Starter...  
U.S. Serial No. not yet known  
Filed: August 1, 2003  
Exhibit 13

## 【特許請求の範囲】

【請求項 1】 少なくとも放電灯のランプ電圧が高い領域においてランプ電圧に応じた信号を出力する第1のランプ電圧検出手段と、放電灯のランプ電圧が低い領域においてランプ電圧に応じた信号を出力する第2のランプ電圧検出手段と、放電灯のランプ電流に応じた信号を出力するランプ電流検出手段と、第1、第2のランプ電圧とランプ電流とに応じた信号の加算値に基づいて、放電灯に供給すべき電力を制御する電力制御手段とを備えることを特徴とする放電灯点灯装置。

【請求項 2】 請求項 1 に記載の放電灯点灯装置において、第1のランプ電圧検出手段は、放電灯のランプ電圧の低い領域から高い領域にわたって、ランプ電圧が増大するにしたがって増大する信号を出力し、第2のランプ電圧検出手段は、放電灯のランプ電圧の低い領域においてランプ電圧が増大するにしたがって増大し、ランプ電圧の高い領域においてランプ電圧によらず一定の値を維持する信号を出力することを特徴とする放電灯点灯装置。

【請求項 3】 請求項 1 に記載の放電灯点灯装置において、第1のランプ電圧検出手段は、放電灯のランプ電圧の低い領域においてランプ電圧によらず一定の値を維持し、ランプ電圧の高い領域においてランプ電圧が増大するにしたがって増大する信号を出力し、第2のランプ電圧検出手段は、放電灯のランプ電圧の低い領域においてランプ電圧が増大するにしたがって増大し、ランプ電圧の高い領域においてランプ電圧によらず一定の値を維持する信号を出力することを特徴とする放電灯点灯装置。

【請求項 4】 請求項 1 ~ 3 のいずれかに記載の放電灯点灯装置において、電力制御手段は、第1、第2のランプ電圧とランプ電流とに応じた信号の加算値と、時間が経過するにしたがい増加割合が減少する信号との加算値に基づいて、放電灯に供給すべき電力を制御することを特徴とする放電灯点灯装置。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】 本発明は高圧放電灯を点灯する放電灯点灯装置に関する。

## 【0002】

【従来の技術】 一般的に、メタルハライドランプのような放電灯を安定点灯させるためには、放電灯に印加する電力を一定に制御する必要がある。このような放電灯を自動車用の前照灯に利用する場合には早い光の立ち上がりが要求される。そのため、一般的には、放電灯の電極温度が低い冷間始動の場合には点灯始動直後は大きな電力を印加して速やかに光を立ち上げ、放電灯の電圧が所定の値より大きくなった時点で経過時間と共に印加電力を減らして徐々に安定制御時の電力に近づける制御が必

要とされている。

【0003】 そこで、安定時の電力制御を精度良く制御しながら始動時はこの電力制御値よりも大きな値で電力制御するために、回路定数を切り替えるようにした装置が特開平 6-13193 号公報に開示されている。

## 【0004】

【発明が解決しようとする課題】 しかしながら、上記従来の装置によると、制御回路が極めて複雑になってしまうという問題があった。

10 【0005】 本発明は、上記問題点にかんがみ、極めて簡単な手段によって、始動時の大きな電力制御から安定時の相対的に小さな電力制御状態まで移行せしめることができる放電灯点灯装置を提供することを目的とする。

## 【0006】

【課題を解決するための手段】 請求項 1 に記載の放電灯点灯装置によると、放電灯の点灯始動直後に応するランプ電圧の低い領域と、放電灯の安定点灯時に応するランプ電圧の高い領域とで、第1のランプ電圧検出手段が応する信号と第2のランプ電圧検出手段が応する信号とランプ電流検出手段が応する信号との加算値を変化させることができる。一方、放電灯に供給すべき電力は、上記加算値に基づいて制御される。したがって、ランプ電圧、ランプ電流に対する上記各信号の変化特性を適宜設定することにより、ランプ電圧、ランプ電流に対する加算値の変化特性を好ましい変化特性に近似させることができ、好ましい電力制御、すなわち、放電灯の点灯始動直後には大きな電力を印加して速やかに光を立ち上げ、放電灯の電圧が所定の値より大きくなった時点で経過時間と共に印加電力を減らして徐々に安定制御時の電力に近づける電力制御を行わせることができる。

20 【0007】 そして、このような制御は、一般に極めて簡単なアナログ回路又はマイクロコンピュータにより実現可能であり、したがって、極めて簡単な手段により、点灯始動直後から安定点灯時までの間、放電灯にとって好ましい電力制御を行うことができるようになる。

【0008】 請求項 2 に記載の放電灯点灯装置によると、第1のランプ電圧検出手段は、放電灯のランプ電圧の低い領域から高い領域にわたって、ランプ電圧が増大するにしたがって増大する信号を出力し、第2のランプ電圧検出手段は、放電灯のランプ電圧の低い領域においてランプ電圧が増大するにしたがって増大し、ランプ電圧の高い領域においてランプ電圧によらず一定の値を維持する信号を出力する。したがって、各信号の加算値を、ランプ電圧の低い領域から高い領域にわたって徐々に設定可能であり、このような加算値の変化特性に基づいて好ましい電力制御を行うことが可能である。

40 【0009】 請求項 3 に記載の放電灯点灯装置によると、第1のランプ電圧検出手段は、放電灯のランプ電圧によらず一定の値を維持する信号を出力する。したがって、各信号の加算値を、ランプ電圧の低い領域から高い領域にわたって徐々に設定可能であり、このような加算値の変化特性に基づいて好ましい電力制御を行うことが可能である。

【0010】 請求項 4 に記載の放電灯点灯装置によると、第1のランプ電圧検出手段は、放電灯のランプ電圧によらず一定の値を維持する信号を出力する。したがって、各信号の加算値を、ランプ電圧の低い領域から高い領域にわたって徐々に設定可能であり、このような加算値の変化特性に基づいて好ましい電力制御を行うことが可能である。

の低い領域においてランプ電圧によらず一定の値を維持し、ランプ電圧の高い領域においてランプ電圧が増大するにしたがって増大する信号を出力し、第2のランプ電圧検出手段は、放電灯のランプ電圧の低い領域においてランプ電圧が増大するにしたがって増大し、ランプ電圧の高い領域においてランプ電圧によらず一定の値を維持する信号を出力する。したがって、各信号の加算値を、ランプ電圧の低い領域から高い領域にわたって徐々に変化するように設定可能であり、このような加算値の変化特性に基づいて好ましい電力制御を行うことが可能である。

【0010】請求項4に記載の放電灯点灯装置による電力制御手段は、第1、第2のランプ電圧とランプ電流とに応じた信号の加算値に対し、時間が経過するにしたがい増加割合が減少する信号をさらに加算して得られる加算値に基づいて、放電灯に供給すべき電力を制御する。このため、加算値の変化特性をより好ましい電力制御を行い得る変化特性に近づけることが容易になる。

【0011】

【発明の実施の形態】以下、本発明の一実施例を図面に基づいて説明する。

【0012】図1は、一実施例に係る放電灯点灯装置のブロック図を示している。

【0013】図1において、1は車載バッテリ、2は車両用前照灯としてのメタルハライドランプなど高圧放電灯、3は点灯スイッチ、4は直流電源回路、5はインバータ回路、6は電流検出手段としての電流検出抵抗、8は始動時に後述するHブリッジ回路を高圧パルスから保護するためのコンデンサを表している。

【0014】[構成]

(1) 直流電源回路

直流電源回路4は、車載バッテリ1側に配される1次巻線11aと放電灯2側に配される2つの2次巻線11b、11cとを有するフライバックトランス11を備える。フライバックトランス11の1次電流は、パワーMOSトランジスタ12により制御される。パワーMOSトランジスタ12のスイッチング動作は、PWM(パルス幅変調)回路13により制御される。PWM回路13は、抵抗14を介して1次電流を検出し、1次電流を電力制御回路15からの指令値に一致させるようパワーMOSトランジスタ12のゲートを制御するものである。電力制御回路15については、後に詳述する。

【0015】フライバックトランス11の一方の2次巻線11bには、2次巻線11bに発生する交流を整流し平滑化してインバータ回路5のHブリッジ回路23に供給する整流用ダイオード16及び平滑用コンデンサ17が接続されている。他方の2次巻線11cには、2次巻線11cに発生する交流を整流し平滑化する整流用ダイオード18及び平滑用コンデンサ19と、コンデンサ19の充電電圧Bが設定電圧以上に上昇したとき放電する放電ギャップ20とからなる始動回路21が接続されて

いる。始動回路21には、放電ギャップ20の放電電流が流れる1次コイル22aと、1次コイル22aに流れる放電電流によって高圧パルスを発生し放電灯2に印加する2次コイル22bとを有する高圧コイル22が接続されている。

【0016】(2) インバータ回路

インバータ回路5は、Hブリッジ回路23を構成する4つのパワーMOSトランジスタ23a、23b、23c、23dとブリッジ駆動回路24とからなる。ブリッジ駆動回路24は、パワーMOSトランジスタ23aと23bのペアとパワーMOSトランジスタ23cと23dのペアとを交互にオン、オフするものである。

【0017】(3) 電力制御回路

電力制御回路15は、車両用前照灯として始動時に瞬時に所定の明るさを得るために安定時の電力よりも大きな電力を印加して放電灯の電極温度を速やかに上昇させると共に、この大きな印加電力を時間経過と共に漸減し安定時の電力に収束させると共に、安定時には平滑用コンデンサ17の端子電圧をなわち放電灯2のランプ電圧VLと電流検出抵抗6を介して検出されるランプ電流ILとに基づいてランプ電力を演算してこのランプ電力に基づく指令値をPWM回路13に出力するものである。

【0018】電力制御回路15の回路図を図2および図3に示す。

【0019】図2および図3において、15a、15bは点灯スイッチ3を介して車載バッテリ1に接続される電源入力端子、15cはコンデンサ17に接続されるランプ電圧検出端子、15dは電流検出抵抗6に接続されるランプ電流検出端子、15eはPWM回路13に接続される電力制御出力信号端子を表している。

【0020】(i) 定電圧回路

定電圧回路51は、トランジスタ111と定電圧ダイオード121と抵抗135により構成されている。

【0021】定電圧回路51は、車載バッテリ1の電圧を所定電圧Vc、例えば5Vに定電圧化する。

【0022】(ii) 電源電圧依存回路

電源電圧依存回路52は、演算增幅回路素子101とトランジスタ112とダイオード122と抵抗134、136、137、139とにより構成されている。

【0023】電源電圧依存回路52は、車載バッテリ1の電圧Vcを抵抗134と抵抗136とで分割した電圧Vcが所定値よりも低下すると、この低下量に応じた電流i1が抵抗137とダイオード122とを介して流れ、この電流値i1に応じた電流i1を抵抗139を介してトランジスタ112のコレクタ端子より電流加算点Xに流入させ、誤差增幅回路53、PWM回路13等を介してランプ電流ILを減少させ、減光させる動作を行う。

【0024】(iii) 誤差增幅回路

誤差增幅回路53は、演算增幅回路素子102とダイオ

ード123とコンデンサ131と抵抗138、140、142とにより構成されている。

【0025】誤差増幅回路53は、定電圧 $V_c$ を抵抗140と抵抗142とで分割した基準電圧 $V_1$ 、例えば2Vと、電流加算点Xの電位 $V_x$ とを比較し、誤差増幅することにより、例えば、電流加算点Xの電位 $V_x$ が基準電圧 $V_1$ よりも大きい場合にはダイオード123を介した出力端子15eの電位 $V_x$ を下げるPWM回路13のデューティー比を小さくして出力電力を下げ、電流加算点Xの電位 $V_x$ を常に基準電位 $V_1$ に保つように動作する。

【0026】(iv) 第1のランプ電圧検出回路

第1のランプ電圧検出回路54は、演算増幅回路素子103とトランジスタ113とダイオード125、126、127と抵抗143、148、149、150、151とにより構成されている。

【0027】第1のランプ電圧検出回路54は、ランプ電圧 $VL$ に応じた電流 $i_L$ を抵抗148とダイオード125と抵抗149と抵抗150とを介して流し、この電流 $i_L$ による演算増幅回路素子103の非反転入力端子の電位 $V_x$ に応じて、電流 $i_L$ を抵抗143とトランジスタ113とを介して電流加算点Xに流入させ、ランプ電流 $i_L$ を制御するように動作する。

【0028】すなわち、第1のランプ電圧検出回路54は、ランプ電圧 $VL$ が安定点灯時の定格電圧例えば85Vよりも負側に小さな値となっているとき、換言すると、ランプ電圧 $VL$ が低い領域では、ダイオード127およびダイオード126をいすれもオフ状態に維持し、演算増幅回路素子103の非反転入力端子の電位 $V_x$ をランプ電圧 $VL$ に比例した値に保ち、ランプ電圧 $VL$ に比例した電流 $i_L$ を電流加算点Xに流入させるよう構成されている。

【0029】また、第1のランプ電圧検出回路54は、ランプ電圧 $VL$ が85Vよりも負側に大きな値となっているとき、換言すると、ランプ電圧 $VL$ が高い領域では、抵抗149と抵抗150との接続点の電位 $V_x$ の低下によりダイオード127をオンさせ、ダイオード127と抵抗151とを介して該接続点に電流を流入させることにより、演算増幅回路素子103の非反転入力端子の電位 $V_x$ を、上述したランプ電圧 $VL$ が低い領域での電位 $V_x$ のランプ電圧 $VL$ に対する変化量よりも小さな変化量で変化させ、ランプ電圧 $VL$ に対する電流 $i_L$ の変化量を小さくして電流加算点Xに流入させるよう構成されている。

【0030】さらに、第1のランプ電圧検出回路54は、ランプ電圧 $VL$ がさらに一層大きな値になった場合にダイオード126をオンさせることにより、演算増幅回路素子103の非反転入力端子の電位 $V_x$ がランプ電圧 $VL$ によって負電圧にバイアスされることがないよう、電位 $V_x$ を一定の正電圧に保つよう構成されてい

る。

【0031】従って、第1のランプ電圧検出回路54は、図5に示すように変化する電流 $i_L$ を電流加算点Xに流入させる特性を有している。

【0032】このような特性を第1のランプ電圧検出回路54にもたらした理由を図7に基づいて述べる。

【0033】まず、図7(A<sub>1</sub>)に示すように電流 $i_L$ をランプ電圧 $VL$ に対し直線的に変化させようすると、図7(A<sub>2</sub>)に示すようにランプ電圧 $VL$ に対し定格電圧85Vで最大値となる放物曲線のランプ電力 $PL$ を得ることができる。このようなランプ電力 $PL$ の特性は、図2に示す第1のランプ電圧検出回路54においてダイオード127と抵抗151とダイオード126とを削除し、演算増幅回路素子103の非反転入力端子側が抵抗148とダイオード125と抵抗149と抵抗150とによって構成される回路によって実現することができる。

【0034】しかし、このようなランプ電力 $PL$ の特性では、定格電圧85Vを中心とした所定の範囲例えば85V±17Vの範囲で、安定点灯時の定格電力例えば35Wとほぼ等しい電力を得ることができず、定格電力35Wよりも小さな電力しか得ることができなくなる。

【0035】そこで、図7(B<sub>1</sub>)に示すようにランプ電圧 $VL$ が定格電圧85V以上の範囲で電流 $i_L$ の傾きを小さな値にとるようにすると、図7(B<sub>2</sub>)に示すように、定格電圧85V以上のランプ電圧 $VL$ に対しても、定格電力35Wとほぼ等しい値のランプ電力 $PL$ を得ることができるようになる。このようなランプ電力 $PL$ の特性は、図2に示す第1のランプ電圧検出回路54においてダイオード127をオンさせることによって実現することができる。

【0036】しかし、このようなランプ電力 $PL$ の特性では、定格電圧85V以下のランプ電圧 $VL$ に対しては安定点灯時の定格電力35Wを得ることができず、定格電力35Wよりも小さな電力しか得ることができない。

【0037】そこで、図7(C<sub>1</sub>)に示すようにランプ電圧 $VL$ が定格電圧85V以下の範囲で電流 $i_L$ の傾きを大きな値にとるようにすると、図7(C<sub>2</sub>)に示すように、定格電圧85V以上のランプ電圧 $VL$ に対しても、定格電力35Wとほぼ等しい値のランプ電力 $PL$ を得ることができるようになる。このようなランプ電力 $PL$ の特性は、図2に示す第1のランプ電圧検出回路54においてダイオード126をオンさせることによって実現することができる。

【0038】以上述べたように、第1のランプ電圧検出回路54を図2に示すような構成とすることにより、定格電圧85V±17Vの範囲内のランプ電圧 $VL$ に対して定格電力35Wとほぼ等しい値のランプ電力 $PL$ を得ることが可能になる。

【0039】(v) ランプ電流制限回路

ランプ電流制限回路 55 は、演算増幅回路素子 104 とダイオード 124 とコンデンサ 132 と抵抗 144、146、147 とにより構成されている。

【0040】ランプ電流制限回路 55 は、定電圧  $V_c$  を抵抗 146 と抵抗 147 とで分割した基準電位  $V_{c1}$  と、ランプ電流検出端子 15d より抵抗 144 を介した電位  $V_{c2}$  とを比較し、前述の誤差増幅回路 53 の誤差増幅回路素子 102 の動作と同様にランプ電流  $i_L$  が所定値以上流れた場合に、ダイオード 124 を介した出力端子 15e の電位  $V_{c3}$  を下げて PWM 回路 13 のデューティー比を小さくして出力電力を下げ、ランプ電流  $i_L$  を制限するように動作する。

【0041】(vi) 抵抗

抵抗 141 は、安定時のランプ電力を所定値に調整するための調整抵抗である。

【0042】他の抵抗 145 は、ランプ電流検出端子 15d に接続されたランプ電流検出抵抗であり、ランプ電流検出端子 15d の電位  $V_{c4}$  に応じて電流  $i_{c4}$  が流れ、電流加算点 X の電位  $V_{c5}$  を上昇、下降させる。

【0043】(vii) 第 2 のランプ電圧検出回路およびクランプ回路

第 2 のランプ電圧検出回路 56 は、演算増幅回路素子 105 とトランジスタ 114 とダイオード 128 と抵抗 152、153、154、155、156 とから構成されている。

【0044】第 2 のランプ電圧検出回路 56 は、ランプ電圧  $VL$  に応じた電流  $i_{c6}$  を抵抗 154 と抵抗 155 と抵抗 156 とを介して流し、この電流  $i_{c6}$  による演算増幅回路素子 105 の非反転入力端子の電位  $V_{c6}$  に応じて、電流  $i_{c6}$  を抵抗 152 とトランジスタ 114 とを介して電流加算点 X に流入させ、ランプ電流  $i_L$  を制御するように動作する。

【0045】すなわち、第 2 のランプ電圧検出回路 56 は、ランプ電圧  $VL$  が定格電圧 85V よりも小さな所定値  $V_{c6}$  よりも負側に小さな値となっているとき、換言すると、ランプ電圧  $VL$  が低い領域では、ダイオード 128 をオフ状態に維持し、演算増幅回路素子 105 の非反転入力端子の電位  $V_{c6}$  をランプ電圧  $VL$  に比例した値に保ち、ランプ電圧  $VL$  に比例した電流  $i_{c6}$  を電流加算点 X に流入させるよう構成されている。

【0046】また、第 2 のランプ電圧検出回路 56 は、ランプ電圧  $VL$  が所定値  $V_{c6}$  以上かつ定格電圧 85V 以下の値となっているとき、換言すると、ランプ電圧  $VL$  が高い領域では、抵抗 155 と抵抗 156 との接続点の電位  $V_{c6}$  の低下によりダイオード 128 をオンさせ、ダイオード 128 と抵抗 153 とを介して該接続点に電流を流入させることにより、演算増幅回路素子 105 の非反転入力端子の電位  $V_{c6}$  を、上述したランプ電圧  $VL$  が低い領域での電位  $V_{c6}$  のランプ電圧  $VL$  に対する変化量よりも小さな変化量で変化させ、ランプ電圧  $VL$  に対す

る電流  $i_{c6}$  の変化量を小さくして電流加算点 X に流入させるよう構成されている。

【0047】一方、クランプ回路 57 は、演算増幅回路素子 106 とダイオード 129 と抵抗 158、159 とにより構成されている。

【0048】クランプ回路 57 は、冷間始動直後のようにランプ電圧  $VL$  が低い領域においては、第 2 のランプ電圧検出回路 56 の抵抗 154 と抵抗 155、156 とを介して流れる電流  $i_{c7}$  は小さく、抵抗 154 と抵抗 1

55 との接続点の電位  $V_{c7}$  は高く、この電位  $V_{c7}$  が演算増幅回路素子 106 の出力電圧よりも高く、ダイオード 129 がオフ状態にあるため動作しない。そして、クランプ回路 57 は、ランプ電圧  $VL$  が大きくなつて抵抗 158 と抵抗 159 とにより分割された基準電位  $V_{c8}$  に対して電位  $V_{c7}$  が低下しようとした場合に、ダイオード 129 を介して電流を抵抗 155 に流し込んで抵抗 154 に流れる電流  $i_{c7}$  を所定値に制限するように動作する。すなわち、クランプ回路 57 は、抵抗 152 とトランジスタ 114 とを介して電流加算点 X に流れ込む電流  $i_{c7}$

20 を所定値に制限するよう動作する。ここで放電灯が安定状態で点灯しているときのランプ電圧  $VL$  においては、この流入電流  $i_{c7}$  は一定値になるように定数選定されている。

【0049】従つて、第 2 のランプ電圧検出回路 56 は、図 6 に示すように変化する電流  $i_{c6}$  を電流加算点 X に流入させる特性を有している。

【0050】(viii) 時定数回路およびランプ電圧範囲検出回路

時定数回路 58 は、演算増幅回路素子 107 とトランジスタ 115 とダイオード 130 とコンデンサ 133 と抵抗 157、160、161、162 とにより構成されている。

【0051】一方、ランプ電圧範囲検出回路 59 は、比較回路素子 108、109 とトランジスタ 116 と抵抗 163、164、165、166、167、168 とから構成されている。

【0052】ランプ電圧範囲検出回路 59 は、ランプ電圧検出端子 15c に接続された抵抗 167 と抵抗 168 とで分割した電圧  $V_{c9}$  を検出してこの電圧  $V_{c9}$  と基準電圧  $V_{c10}$  とを比較回路素子 109 で比較することにより、

ランプ電圧  $VL$  が放電灯 2 の放電開始前の開放電圧  $V_{c11}$  よりも十分に低いことを検出すると共に、放電灯 2 の放電開始後、ランプ電圧  $VL$  が基準電圧  $V_{c10}$  に対応する所定値  $V_{c10}$  よりも負側に大きくなつたことを比較回路素子 108 で検出し、ランプ電圧  $VL$  がこの両方の条件を満足する範囲に到達することによりトランジスタ 116 とトランジスタ 115 とが ON し、抵抗 160 を介してコンデンサ 133 の充電を開始させる。これにより、抵抗 160 とコンデンサ 133 との接続点の電位  $V_{c11}$  は指数関数的に上昇し、電圧フォロワ回路を構成する

演算増幅回路素子 107 の出力に同じ電圧が発生し、初めは電流加算点 X より抵抗 157 を介して電流  $i_1$  を流し出しが、コンデンサ 133 の充電電圧  $V_{11}$  が上昇するに伴って抵抗 157 を介して電流加算点 X に向けて電流  $i_1$  を流し込むことになる。

【0053】 [動作] 次に全体の動作について、図 4 に示す動作波形図とあわせて説明する。

【0054】まず図 4において、時点  $t_0$  で点灯スイッチ 3 を ON することにより PWM 回路 13 が動作を開始すると、コンデンサ 17 には開放電圧  $V_{OCV}$  が充電される。ここでランプ電圧  $VL$  を図示のように負の電圧を印加しているのは、放電灯 2 に封入された N a が外部に漏出（ナトリウム損失）するのを防止するためである。

【0055】続いて、時点  $t_1$  で高圧コイル 22 で高圧パルスが発生し放電灯 2 に印加され放電が開始されると、ランプ電圧  $VL$  は急激に低下する。ここで、比較回路素子 108 が検出するランプ電圧  $VL$  を  $V_{108}$  とし、比較回路素子 109 が検出するランプ電圧  $VL$  を  $V_{109}$  とすると、放電開始直後はランプ電圧  $VL$  が  $V_{108}$  以下であるので比較回路素子 108 の出力は低レベルとなりトランジスタ 116 はオフしたままである。したがって、コンデンサ 133 の充電は行われないためコンデンサ 133 の電位  $V_{11}$  は低く演算増幅回路素子 107 の出力電位は低レベルであるため、電流加算点 X より抵抗 157 を介して演算増幅回路素子 107 に向かって電流を流し込んでいる。また前述のごとく放電開始直後のランプ電圧  $VL$  は小さいため第 2 のランプ電圧検出回路 56 の電位  $V_5$  は大きく、抵抗 152 とトランジスタ 114 とを介して電流加算点 X に流れ込む電流  $i_1$  も小さい。したがって電流加算点 X に流れ込む電流が小さくかつ電流加算点 X より流出する電流が多いわけであるから、誤差増幅回路 53 がバランスを取る条件としては、ランプ電流  $IL$  が大きくてランプ電流検出端子 15d の電位  $V_5$  を上昇させて電流加算点 X より抵抗 145 を通してランプ電流検出端子 15d に流れる電流  $i_1$  を減らすと共に、ランプ電流検出端子 15d の電位  $V_5$  をさらに上げて逆にランプ電流検出端子 15d より抵抗 145 を介して電流加算点 X に電流を流し込むことが条件となり、この結果、大きなランプ電流  $IL$  が流れ、約 70W の大きな出力電力  $PL$  が得られることになる。ここで、この大きなランプ電力  $PL$  の印加によりランプ電圧  $VL$  が徐々に増加するが、このランプ電圧  $VL$  の増加にともなって第 2 のランプ電圧検出回路 56 の抵抗 152 とトランジスタ 114 とを介して電流加算点 X に流れる電流  $i_1$  が増加するとともに、抵抗 153 とダイオード 128 とにより上述したような非線形補正がなされているため、ランプ電圧  $VL$  が上昇してもほぼ同一の大きな電力  $PL$  を維持できる。ここで、時点  $t_1$  より時点  $t_2$  に至る間でランプ電圧  $VL$  が特に小さくなる領域があり、約 70W に定電力制御をするとランプ電流  $IL$  が制限値を越えて

しまうためランプ電流制限回路 55 が動作し、図 4 に示すランプ電流  $IL$  を所定値に制限するように動作させる。

【0056】次に、ランプ電圧  $VL$  がさらに上昇し時点  $t_2$  で  $V_{108}$  を越えると、比較回路素子 108 の出力が高レベルとなり、比較回路素子 109 の出力はすでに高レベルであるため、トランジスタ 116 とトランジスタ 115 とがオンし、抵抗 160 を介してコンデンサ 133 の充電が開始される。これにより、演算増幅回路素子 107 の出力電位は徐々に上昇し抵抗 157 を介して電流加算点 X より流出する電流が徐々に減少するため、誤差増幅回路 53 のバランス条件が変わって出力電力  $PL$  は徐々に減少を始める。

【0057】そしてランプ電圧  $VL$  がさらに上昇し、時点  $t_3$  でランプ電圧  $VL$  が  $V_{109}$  を越えると、第 2 のランプ電圧回路 56 の電位  $V_5$  はクランプ回路 57 の動作により一定となり、抵抗 152 とトランジスタ 114 とを介して電流加算点 X に流れ込む電流  $i_1$  が一定となる。そして、この間もコンデンサ 133 の充電電圧  $V_{11}$  は上昇を続けるため、放電灯 2 への出力電力  $PL$  は減少を続ける。

【0058】そしてコンデンサ 133 の充電が終わると、演算増幅回路素子 107 より抵抗 157 を介して電流加算点 X に流れる電流  $i_1$  は一定となるため、放電灯 2 への出力電力  $PL$  も一定となり、一連の始動動作が終了し、安定制御状態に入る。

【0059】そして安定状態のランプ電圧  $VL$  が何らかの原因で変動した場合は、第 1 のランプ電圧検出回路 54 の出力とランプ電流検出端子 15d の出力が電流加算点 X にて加算されているため、ほぼ一定の出力電力  $PL$  に制御される。さらに、この第 1 のランプ電圧検出回路 54 には抵抗 151 とダイオード 127 とにより非線形回路が構成してあるため、ランプ電圧  $VL$  がかなり変化しても出力電力  $PL$  をほぼ一定に制御することができる。

【0060】以上説明したように、本実施例は、電力制御手段（誤差増幅回路 53）により、第 1 のランプ電圧検出手段（第 1 のランプ電圧検出回路 54）が出力する信号  $i_1$  と第 2 のランプ電圧検出手段（第 2 のランプ電圧検出回路 56）が出力する信号  $i_1$  とランプ電流検出手段（抵抗 145）が出力する信号  $i_1$  と時間が経過するにしたがい増加割合が減少する信号  $i_1$  との加算値  $V_5$  に基づいて、放電灯 2 に供給すべき電力  $PL$  を制御するようにしており、極めて簡単な回路構成で、好ましい電力制御、すなわち、放電灯 2 の点灯始動直後には大きな電力  $PL$  を印加して速やかに光を立ち上げ、放電灯 2 の電圧  $VL$  が所定の値 ( $V_{108}$ ) より大きくなった時点  $t_1$  で経過時間と共に印加電力  $PL$  を減らして徐々に安定制御時の電力 35W に近づける電力制御を行わせることができる。

【0061】なお、上記実施例では、第1のランプ電圧検出回路54を、ランプ電圧VLの低い領域においてもランプ電圧VLが増大するにしたがって増大する信号i<sub>1</sub>を出力するよう構成しているが、クランプ回路などをもうけ、ランプ電圧VLの低い領域においては一定の値に維持される信号i<sub>1</sub>を出力するように構成しても同様の効果を奏することが可能である。

【0062】また、上記実施例はアナログ回路を用いた例を示したが、マイクロコンピュータを用いて上記と同様な制御を行うようにしてもよいことはいうまでもない。

【図面の簡単な説明】

【図1】一実施例による放電灯点灯装置の構成図

【図2】図3と一体となって電力制御回路を構成する部分回路図

【図3】図2と一体となって電力制御回路を構成する部分回路図

【図4】動作波形図

【図5】第1のランプ電圧検出回路の特性図

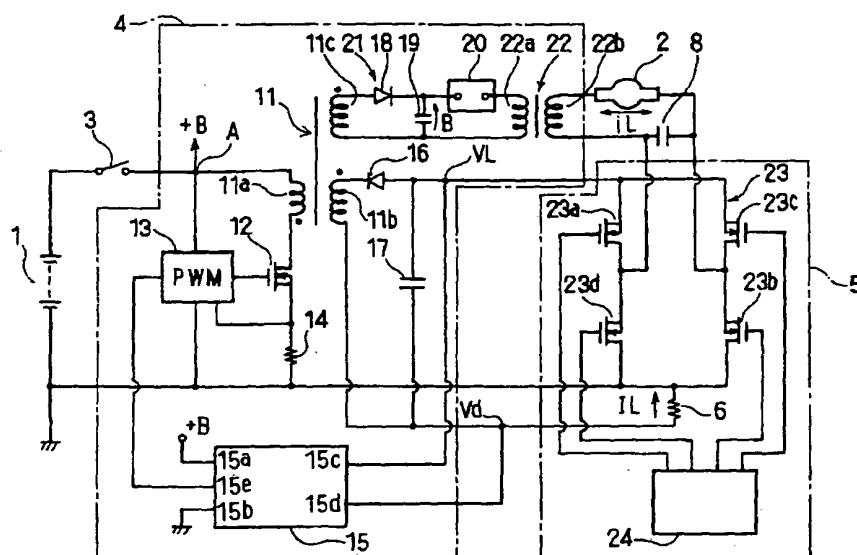
【図6】第2のランプ電圧検出回路の特性図

【図7】第1のランプ電圧検出回路の特性の説明図

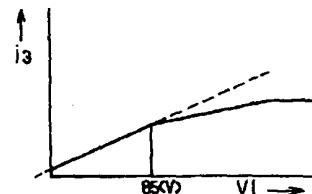
【符号の説明】

2	放電灯
4 5	抵抗 (ランプ電流検出手段)
5 3	誤差増幅回路 (電力制御手段)
5 4	第1のランプ電圧検出回路 (第1のランプ電圧検出手段)
5 6	第2のランプ電圧検出回路 (第2のランプ電圧検出手段)
5 8	時定数回路

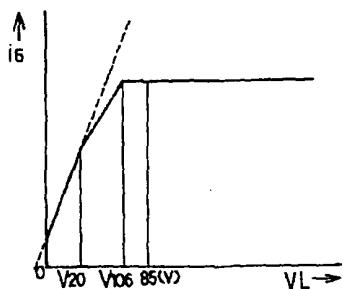
【図1】



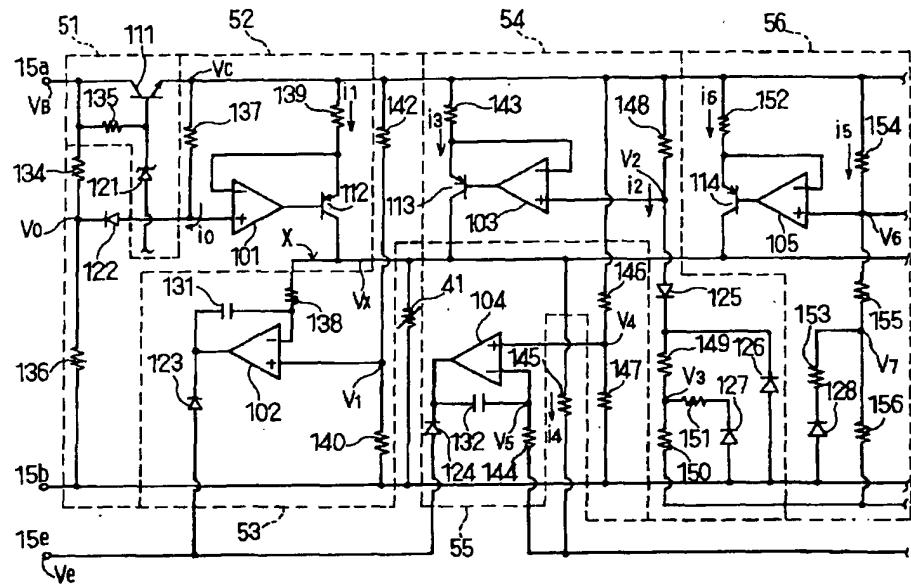
【図5】



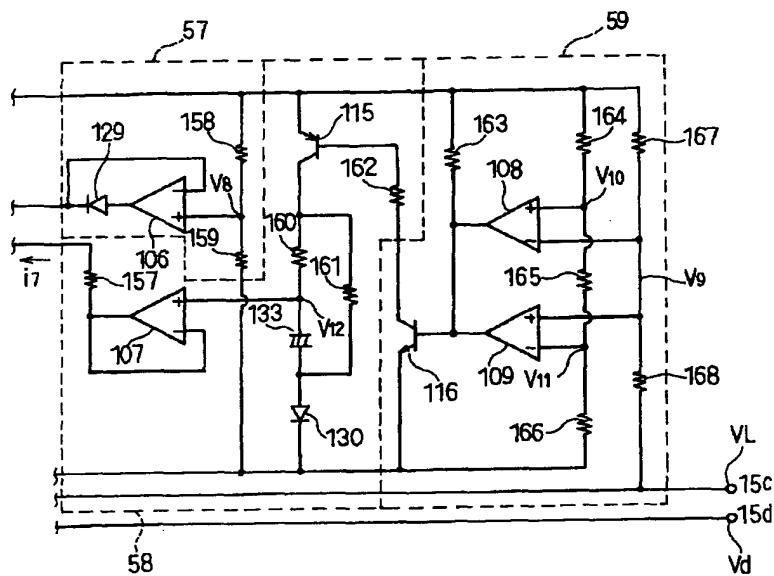
【図6】



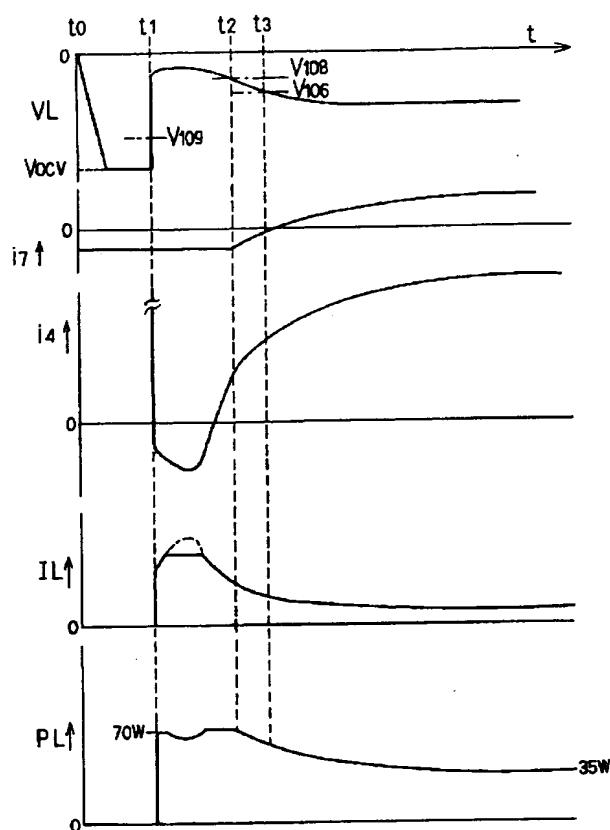
【図2】



[図3]



【図 4】



【図 7】

